

Attorney Docket No.:04329.2718 Customer Number 22,852

## IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:	)
Kenji KAWANO et al.	) ) Group Art Unit: Not Yet Assigned ) ) Examiner: Not Yet Assigned )
Serial No.: 10/026,419	
Filed: December 26, 2001	
For: APPARATUS FOR PROCESSING SUBSTRATE AND METHOD OF	) )

Assistant Commissioner for Patents Washington, DC 20231

Sir:

## **CLAIM FOR PRIORITY**

Under the provisions of 35 U.S.C. § 119, Applicants hereby claim the benefit of the filing date of Japanese Patent Application Nos. 2000-394354, filed December 26, 2000, 2001-011299, filed January 19, 2001, and 2001-385349, filed December 19, 2001, respectively, for the above-identified U.S. patent application.

In support of this claim for priority, enclosed are three certified copies of the priority applications.

Respectfully submitted,

FINNEGAN, HENDERSON, FARABOW, GARRETT & DUNNER, L.L.P.

By:

Richard V. Burgujian Reg. No. 31,744

FINNEGAN HENDERSON FARABOW GARRETT& DUNNER LLP

1300 I Street, NW Washington, DC 20005 202.408.4000 Fax 202.408.4400 www.finnegan.com

RVB/FPD/sci Enclosures

Dated: April 24, 2002



# 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2000年12月26日

出 願 番 号

Application Number:

特願2000-394354

出 願 人
Applicant(s):

株式会社東芝

2001年11月26日

特許庁長官 Commissioner, Japan Patent Office



## 特2000-394354

【書類名】

特許願

【整理番号】

46B00Y1041

【あて先】

特許庁長官殿

【国際特許分類】

G03F 7/38

【発明の名称】

加熱処理装置、加熱処理方法及び基板処理方法

【請求項の数】

46

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝

横浜事業所内

【氏名】

川野 健二

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝

横浜事業所内

【氏名】

伊藤 信一

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝

横浜事業所内

【氏名】

塩原 英志

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝

横浜事業所内

【氏名】

河村 大輔

【特許出願人】

【識別番号】

000003078

【氏名又は名称】

株式会社 東芝

【代理人】

【識別番号】

100083161

【弁理士】

【氏名又は名称】

外川 英明

## 特2000-394354

【電話番号】 (03)3457-2512

【手数料の表示】

Z

【予納台帳番号】 010261

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

## 【書類名】 明細書

【発明の名称】 加熱処理装置、加熱処理方法及び基板処理方法【特許請求の範囲】

## 【請求項1】

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の上方に、前記加熱手段を覆うように設置されたチャンバと、

前記チャンバ内の空間を、前記加熱手段が含まれる第1の空間部と前記加熱手段が含まれない第2の空間部とに、上下に分離するように前記加熱手段と対向して設置され、且つ多数の孔を有する仕切り部材と、

前記第2の空間部内に前記仕切り部材に沿って気体を流す手段と

を具備したことを特徴とする加熱処理装置。

## 【請求項2】

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の加熱温度を制御する制御手段と、

前記加熱手段の上方に、前記加熱手段を覆うように設置されたチャンバと、

前記チャンバ内の空間を、前記加熱手段が含まれる第1の空間部と前記加熱手段が含まれない第2の空間部とに、上下に分離するように前記加熱手段と対向して設置され、且つ多数の孔を有する仕切り部材と、

前記第2の空間部の側面部に設けられた気体の導入部と、

前記導入部と対向する前記第2の空間部の側面部に設けられた気体の排気部と

前記排気部に接続され、前記第2の空間部内の排気を行なう排気手段と を具備したことを特徴とする加熱処理装置。

### 【請求項3】

前記仕切り部材は、前記加熱処理装置に着脱可能に設置されることを特徴とする請求項1、又は2記載の加熱処理装置。

## 【請求項4】

前記仕切り部材は、多孔質セラミックからなることを特徴とする請求項1乃至 3のいずれか1項に記載の加熱処理装置。

## 【請求項5】

前記仕切り部材は、多数の孔を有する耐腐食性金属からなることを特徴とする 請求項1乃至4のいずれか1項に記載の加熱処理装置。

## 【請求項6】

前記仕切り部材は、直径2μm乃至100μmの範囲内の孔径を有することを 特徴とする請求項1乃至5のいずれか1項に記載の加熱処理装置。

## 【請求項7】

請求項1、又は2に記載の加熱処理装置の前記加熱手段上に、上面に塗布膜が 形成された被処理基板を載置し、前記第2の空間部内に前記仕切り部材に沿って 気体を流すことにより、加熱処理時に前記被処理基板から蒸散される蒸散物質を 、前記被処理基板に再付着することなく、前記被処理基板に対してほぼ垂直方向 に吸引し、且つ前記仕切り部材の孔を介して前記第2の空間部内に取り込み、前 記第2の空間部から装置外に排気することを特徴とする加熱処理方法。

## 【請求項8】

前記塗布膜が、化学増幅型レジストであることを特徴とする請求項.7記載の加熱処理方法。

### 【請求項9】

被処理基板上に塗布膜を形成する工程と、前記被処理基板を加熱処理装置内に 搬送して加熱処理する工程とを、少なくとも具備する基板処理方法にあって、 前記加熱処理工程が、

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の上方に、前記被処理基板を覆うように設置されたチャンバと、

前記チャンバ内の空間を、前記被処理基板が含まれる第1の空間部と前記被処理基板が含まれない第2の空間部とに、上下に分離するように前記被処理基板と 対向して設置され、且つ多数の孔を有する仕切り部材と、

前記第2の空間部内に前記仕切り部材に沿って気体を流す手段と

を具備した加熱処理装置で行われ、

前記加熱処理時に前記被処理基板から蒸散した蒸散物質が、前記被処理基板に 再付着することなく、前記被処理基板に対してほぼ垂直方向に吸引され、且つ前 記仕切り部材の多数の孔を介して前記第2の空間部内に排気されるように、前記 仕切り部材の孔径、気孔率の少なくとも1つと、前記排気手段とが調整されて行 われることを特徴とする基板処理方法。

## 【請求項10】

前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の後に、エネルギー線 を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備する ことを特徴とする請求項9に記載の基板処理方法。

## 【請求項11】

前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の前に、エネルギー線 を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備する ことを特徴とする請求項9に記載の基板処理方法。

## 【請求項12】

前記エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程の後に、前記感光性樹脂膜を現像液に晒すことで、前記感光性樹脂膜の一部を選択的に除去し、所望のパターンを前記被処理基板上に形成する工程を少なくとも具備することを特徴とする請求項10、又は11に記載の基板処理方法。

## 【請求項13】

前記エネルギー線が紫外線、遠紫外線、真空紫外線、電子線、X線のいずれかであることを特徴とする請求項10万至12のいずれか1項に記載の基板処理方法。

#### 【請求項14】

前記感光性樹脂膜が、化学増幅型レジストであることを特徴とする請求項9乃至13のいずれか1項に記載の基板処理方法。

#### 【請求項15】

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段上方に、該加熱手段と対向して設置された吸着部材とを少なくとも具備し、

前記被処理基板の加熱処理時に、前記被処理基板からの蒸散物質を前記吸着部 材表面に吸着する距離に前記吸着部材が設置されたことを特徴とする加熱処理装 置。

## 【請求項16】

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の加熱温度を制御する制御手段と、

前記加熱手段の上方に、前記加熱手段を覆うように設置されたチャンバと、

前記チャンバ内で、前記加熱手段上方に、前記加熱手段と対向して近接設置された吸着部材とを少なくとも具備し、

前記被処理基板の加熱処理時に、前記被処理基板からの蒸散物質を前記吸着部 材表面に吸着する距離に前記吸着部材が設置されたことを特徴とする加熱処理装 置。

## 【請求項17】

前記吸着部材は、酸化物、又は窒化物自体で構成されているか、若しくは前記 被処理基板と対向する表面が酸化膜、又は窒化膜で被覆されていることを特徴と する請求項15、又は16に記載の加熱処理装置。

## 【請求項18】

前記吸着部材は、単結晶シリコン、セラミック、アルミナ、石英のうち、いずれか1つから形成されていることを特徴とする請求項15、又は16に記載の加熱処理装置。

#### 【請求項19】

更に、前記被処理基板と前記吸着部材との距離を調整する移動機能を設けたことを特徴とする請求項15万至18のいずれか1項に記載の加熱処理装置。

#### 【請求項20】

加熱処理中の前記被処理基板と前記吸着部材とは、1 mm以下の距離を有する ことを特徴とする前記請求項15乃至18のいずれか1項に記載の加熱処理装置

### 【請求項21】

被処理基板上面に形成された塗布膜を加熱処理する加熱処理方法において、前 記被処理基板上に、該被処理基板と対向して吸着部材を近接配置し、加熱処理時 に前記塗布膜から蒸散する蒸散物質を前記吸着部材表面に吸着させることを特徴 とする加熱処理方法。

## 【請求項22】

前記塗布膜が、化学増幅型レジストであることを特徴とする請求項21に記載 の加熱処理方法。

## 【請求項23】

被処理基板上に塗布膜を形成する工程と、前記被処理基板を加熱処理装置内に 搬送して加熱処理する工程とを、少なくとも具備する基板処理方法にあって、 前記加熱処理工程が、

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の加熱温度を制御する制御手段と、

前記加熱手段の上方に、前記加熱手段を覆うように設置されたチャンバと、

前記チャンバ内で、前記加熱手段上方に、前記加熱手段と対向して近接設置された吸着部材とを少なくとも具備した加熱処理装置で行われ、

前記被処理基板の加熱処理時に、前記被処理基板からの蒸散物質を前記吸着部 材表面に吸着する距離に前記吸着部材が設置されたことを特徴とする基板処理方 法。

### 【請求項24】

前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の後に、エネルギー線 を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備する ことを特徴とする請求項23に記載の基板処理方法。

#### 【請求項25】

前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の前に、エネルギー線 を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備する ことを特徴とする請求項23に記載の基板処理方法。

#### 【請求項26】

前記エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程の 後に、前記感光性樹脂膜を現像液に晒すことで、前記感光性樹脂膜の一部を選択 的に除去し、所望のパターンを前記被処理基板上に形成する工程を少なくとも具 備することを特徴とする請求項24、又は25に記載の基板処理方法。

## 【請求項27】

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段上方に、該加熱手段と対向して設置された電極部材と、

前記加熱手段と前記電極部材との間に、電界を発生させるための電圧印加手段と

を少なくとも具備したことを特徴とする加熱処理装置。

## 【請求項28】

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の加熱温度を制御する制御手段と、

前記加熱手段の上方に、前記加熱手段を覆うように設置されたチャンバと、

前記チャンバ内で、前記加熱手段上方に、前記加熱手段と対向して近接設置された電極部材と、

前記加熱手段と前記電極部材との間に、電界を発生させるための電圧印加手段と

を少なくとも具備したことを特徴とする加熱処理装置。

#### 【請求項29】

前記電圧印加手段は、前記加熱手段に対して前記電極部材に低電圧を印加するように構成されていることを特徴とする請求項27、又は28に記載の加熱処理 装置。

#### 【請求項30】

前記電圧印加手段は、前記加熱手段に対して前記電極部材に高電圧を印加するように構成されていることを特徴とする請求項27、又は28に記載の加熱処理 装置。

#### 【請求項31】

更に、前記被処理基板と前記電極部材との距離を調整する移動機能を設けたことを特徴とする請求項27万至30のいずれか1項に記載の加熱処理装置。

## 【請求項32】

前記電極部材は、導電性半導体、又は金属自体で構成されているか、若しくは 前記被処理基板と対向する表面が酸化膜、又は窒化膜で被覆されていることを特 徴とする請求項27乃至31のいずれか1項に記載の加熱処理装置。

## 【請求項33】

被処理基板上面に形成された塗布膜を加熱処理する加熱処理方法において、前 記塗布膜の加熱処理を電界発生状況下で行なうことを特徴とする加熱処理方法。

## 【請求項34】

上面に塗布膜が形成された被処理基板を加熱手段上に載置して加熱処理する加熱処理方法において、前記被処理基板上に、該被処理基板と対向して電極部材を 近接配置し、加熱処理時に前記加熱手段と前記電極部材との間に電圧を印加する ことを特徴とする加熱処理方法。

## 【請求項35】

前記電極部材に、前記加熱手段より低電位を印加して、前記塗布膜から蒸散する蒸散物質を前記電極部材表面に吸着させることを特徴とする請求項34に記載の加熱処理方法。

## 【請求項36】

前記電極部材に、前記加熱手段より高電位を印加して、前記塗布膜から蒸散物質の蒸散を抑制することを特徴とする請求項34に記載の加熱処理方法。

#### 【請求項37】

被処理基板上に塗布膜を形成する工程と、前記被処理基板を加熱処理装置内に 搬送して加熱処理する工程とを、少なくとも具備する基板処理方法にあって、 前記加熱処理工程が、

上面に載置される被処理基板を加熱する加熱手段と、

前記加熱手段の加熱温度を制御する制御手段と、

前記加熱手段の上方に、前記加熱手段を覆うように設置されたチャンバと、

前記チャンバ内で、前記加熱手段上方に、前記加熱手段と対向して近接設置された電極部材と、

前記加熱手段と前記電極部材との間に、電界を発生させるための電圧印加手段とを少なくとも具備した加熱処理装置で行われ、

前記塗布膜の加熱処理を電界発生状況下で行なうことを特徴とする基板処理方法。

## 【請求項38】

前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の後に、エネルギー線 を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備する ことを特徴とする請求項36万至38のいずれか1項に記載の基板処理方法。

## 【請求項39】

前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の前に、エネルギー線 を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備する ことを特徴とする請求項36乃至38のいずれか1項に記載の基板処理方法。

## 【請求項40】

前記エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程の後に、前記感光性樹脂膜を現像液に晒すことで、前記感光性樹脂膜の一部を選択的に除去し、所望のパターンを前記被処理基板上に形成する工程を少なくとも具備することを特徴とする請求項36乃至39のいずれか1項に記載の基板処理方法。

### 【請求項41】

前記エネルギー線が紫外線、遠紫外線、真空紫外線、電子線、X線のいずれかであることを特徴とする請求項36乃至40のいずれか1項に記載の基板処理方法。

#### 【請求項42】

被処理基板上面に形成された化学増幅型レジスト膜を加熱処理する基板加熱処理方法において、前記化学増幅型レジスト膜の加熱処理を電界発生状況下で行な うことを特徴とする加熱処理方法。

## 【請求項43】

上面に化学増幅型レジスト膜が形成された被処理基板を加熱手段上に載置して 加熱処理する加熱処理方法において、前記被処理基板上に、該被処理基板と対向 して電極部材を近接配置し、加熱処理時に前記加熱手段と前記電極部材との間に 電圧を印加することを特徴とする加熱処理方法。

## 【請求項44】

前記電極部材に、前記加熱手段より低電位を印加して、前記化学増幅系レジス

ト膜から蒸散する酸を前記電極部材表面に吸着させることを特徴とする請求項43に記載の加熱処理方法。

## 【請求項45】

前記電極部材に、前記加熱手段より高電位を印加して、前記化学増幅系レジスト膜から酸の蒸散を抑制することを特徴とする請求項43に記載の加熱処理方法

## 【請求項46】

前記加熱処理終了後に、前記電極部材に正の電位を印加させ、前記電極部材表面に吸着した蒸散物質、又は酸を該電極部材から脱離させることを特徴とする請求項35、又は44に記載の加熱処理方法

## 【発明の詳細な説明】

[0001]

## 【発明の属する技術分野】

本発明は、加熱処理装置、加熱処理方法及び基板処理方法に関し、特にリソグラフィ工程におけるフォトレジストの加熱処理装置、その加熱装置を用いた加熱処理方法、及び基板処理方法に関する。

[0002]

#### 【従来の技術】

半導体素子の微細化に伴い、リソグラフィ工程では、高い解像性が要求されている。この要求に対し、使用する露光光の短波長化が進められており、光リソグラフィでは、KrFエキシマレーザー(波長:248nm)が露光光源として広く使われるようになった。

#### [0003]

一方、パターンが転写される感光性樹脂(フォトレジスト)材料も露光光の短波長化に伴い、化学増幅型レジストと呼ばれるフォトレジストが考案され実用化されている。化学増幅型レジストは、その中に露光によって酸を発生する酸発生剤が含まれており、露光によって発生した酸が樹脂を分解したり(ポジ型)、架橋させたり(ネガ型)することで、その後に行う現像工程で現像液に対する溶解性が変化するという性質を利用している。

[0004]

この化学増幅型レジストは、解像性に優れるという利点を持つ反面、環境に対してデリケートで、大気中の塩基性物質と反応し、酸が失活して、パターン形状や解像度の劣化などを引き起こすため、レジスト塗布や現像などの処理を行うコーターデベロッパ内では、ケミカルフィルターを設けるなどして、環境制御を行うのが、一般的である。

[0005]

一方、この化学増幅型レジストの多くは、露光工程で発生した酸を拡散させる ために、PEB (Post Exposure Bake) と呼ばれる加熱処理工程が露光工程の後 に必要とされる。

[0006]

化学増幅型レジストは、上記酸の失活以外にも、このPEB処理において、酸の蒸散による消失が生じることが知られている。このPEB処理における酸の蒸散による消失を低減する方法としては、従来からいくつかの方法が提案されている。例えばレジスト塗布後に溶剤を揮発させる目的で行われるプリベーク温度を通常よりも高く、PEB温度を通常よりも低くすることで、酸の蒸散を低減させる方法。(「Effect of acid evaporation in Chemically Amplified resists on insoluble layer formation」 Journal of Photopolymer Science and Technology Vol. 8,Number 4(1995) P.561-570:以下公知例1と称する)、あるいはPEB処理を通常の気圧よりも高い圧力下で行うことで、酸の蒸散を減少させる方法(特開平11-38644、以下公知例2と称する)が挙げられる。

[0007]

【発明が解決しようとする課題】

しかしながら、上記公知例1では、PEB時の酸の蒸散量を低減できるものの、最適化された温度条件(通常条件)から大きく外れた条件でプリベーク処理及びPEB処理を行うことになるため、本来レジストの持つ露光量やフォーカス裕度(マージン)のパフォーマンスを十分引き出せないという問題があった。

[0008]

また、PEB処理においては、例えば、図14に示すように、加熱の際に生じるガスや微粒子がチャンバ内に付着してパーティクルの発生源にならないように、チャンバ内で気流を生じさせるように、チャンバ1000の一側面に設けた空気導入口1001から、これと対向する他側面に設けた排気口1002に向けて、均熱板1003上の半導体ウエハW上面に沿って気体1004を流すように構成された加熱処理装置が用いられている。

[0009]

しかし、この場合には、図15に示すように、PEB時に蒸散した酸は、この 気流によって、図中の矢印の如く、下流側へ運ばれ、再付着する。従って、図1 6に示すように、気流に対して最も上流に位置するチップとその下流側に位置す るチップとは、レジスト表面の酸濃度が異なるため、現像処理後のウエハ面内で のレジスト寸法にばらつきが生じるという問題があった。

[0010]

また、上記公知例2では、酸の蒸散を低減できるものの、蒸散した酸の再付着に関しては、何ら対策されておらず、蒸散した酸が半導体ウエハ上に再付着するため、現像処理後のウエハ面内でのレジスト寸法変動をなくことは困難であるという問題があった。

[0011]

本発明の第1の目的は、最適な温度条件を変えることなく、加熱処理時において被処理基板から蒸散した蒸散物質の再付着を防止することが可能な加熱処理装置及びそれを用いた加熱処理方法を提供することにある。

[0012]

本発明の第2の目的は、被処理基板から蒸散する蒸散物質を、更に低減可能な 加熱処理装置及びそれを用いた加熱処理方法を提供することにある。

[0013]

本発明の第3の目的は、被処理基板面内のレジスト寸法の均一性を向上し得る 基板処理方法を提供することにある。

[0014]

【課題を解決するための手段】

上記目的を達成するために、第1の発明(請求項1)に係わる加熱処理装置では、上面に載置される被処理基板を加熱する加熱手段と、前記加熱手段の上方に、該加熱処理手段を覆うように設置されたチャンバと、前記チャンバ内の空間を、前記加熱手段が含まれる第1の空間部と前記加熱手段が含まれない第2の空間部とに、上下に分離するように前記加熱手段と対向して設置され、且つ多数の孔を有する仕切り部材と、前記第2の空間部内に前記仕切り部材に沿って気体を流す手段とを具備したことを特徴としている。

## [0015]

また、第2の発明(請求項2)に係わる加熱処理装置では、上面に載置される 被処理基板を加熱する加熱手段と、前記加熱手段の加熱温度を制御する制御手段 と、前記加熱手段の上方に、該加熱手段を覆うように設置されたチャンバと、前 記チャンバ内の空間を、前記加熱手段が含まれる第1の空間部と前記加熱手段が 含まれない第2の空間部とに、上下に分離するように前記加熱手段と対向して設 置され、且つ多数の孔を有する仕切り部材と、前記第2の空間部の側面部に設け られた気体の導入部と、前記導入部と対向する前記第2の空間部の側面部に設け られた気体の排気部と、前記排気部に接続され、前記第2の空間部内の排気を行 なう排気手段とを具備したことを特徴としている。

## [0016]

上記第1及び第2の発明によれば、チャンバ内の空間を、多数の孔を有する仕切り部材で、加熱手段が含まれる第1の空間部と前記加熱手段が含まれない第2の空間部とに、上下に分離し、前記第2の空間部内に前記仕切り部材に沿って気体を流すようにしている。従って、前記気体の流れによって、前記加熱手段上の被処理基板から蒸散した蒸散物質は、被処理基板に再付着することなく、被処理基板に対して垂直方向に吸引され、且つ前記仕切り部材の多数の孔を介して第2の空間部内に取り込まれて、第2の空間部を流れる気体と共に排気されるため、蒸散した蒸散物質が被処理基板に再付着することが殆どない。また、加熱処理に際して、被処理基板の加熱は、最適な温度条件にて行なえる。

## [0017]

上記発明の加熱処理装置において、好ましい実施形態としては、次のものが挙

げられる。

[0018]

- (1) 前記仕切り部材は、前記加熱処理装置に着脱可能に設置されること。 【0019】
- (2) 前記仕切り部材は、多孔質セラミックからなること。 【0020】
- (3) 前記仕切り部材は、多数の孔を有する耐腐食性金属からなること。 【0021】
- (3) 前記仕切り部材は、直径2μm乃至100μmの範囲内の孔径を有する こと。

[0022]

更に、第3の発明(請求項7)に係わる加熱処理方法では、上記第1、又は2 の発明の加熱処理装置の前記加熱手段上に、上面に塗布膜が形成された被処理基 板を載置し、前記第2の空間部内に前記仕切り部材に沿って気体を流すことによ り、加熱処理時に前記被処理基板から蒸散される蒸散物質を、前記被処理基板に 再付着することなく、前記被処理基板に対してほぼ垂直方向に吸引し、且つ前記 仕切り部材の孔を介して前記第2の空間部内に取り込み、前記第2の空間部から 装置外に排気することを特徴としている。

[0023]

上記第3の発明によれば、第1の空間部内の加熱手段上に被処理基板を載置して加熱すると共に、第2の空間部内に前記仕切り部材に沿って気体を流すことによって、前記被処理基板から蒸散した蒸散物質は、被処理基板に対して垂直方向に吸引され、且つ前記仕切り部材の多数の孔を介して前記第2の空間部内に取り込まれて、第2の空間部を流れる気体と共に排気される。従って、蒸散した蒸散物質が被処理基板に再付着することが殆どなく、しかも加熱処理に際して、被処理基板の加熱は、最適な温度条件にて行なえる。

[0024]

この第3の発明の加熱処理方法では、塗布膜としては、具体的には、化学増幅型レジストが用いられる。

## [0025]

更に、また、第4の発明(請求項9)に係わる基板処理方法では、被処理基板上に塗布膜を形成する工程と、前記被処理基板を基板処理装置内に搬送して加熱処理する工程とを、少なくとも具備する基板処理方法にあって、前記加熱処理工程が、上面に載置される被処理基板を加熱する加熱手段と、前記加熱手段の上方に、該加熱手段を覆うように設置されたチャンバと、前記チャンバ内の空間を、前記加熱手段が含まれる第1の空間部と前記加熱手段が含まれない第2の空間部とに、上下に分離するように前記加熱手段と対向して設置され、且つ多数の孔を有する仕切り部材と、前記第2の空間部内に前記仕切り部材に沿って気体を流す手段とを具備した加熱処理装置で行われ、前記加熱処理時に前記被処理基板から蒸散した蒸散物質が、前記被処理基板に再付着することなく、前記被処理基板に対してほぼ垂直方向に吸引され、且つ前記仕切り部材の多数の孔を介して前記第2の空間部内に排気されるように、前記仕切り部材の孔径、気孔率の少なくとも1つと、前記排気手段とが調整されて行われることを特徴としている。

## [0026]

上記第4の発明によれば、第1の空間部内の加熱手段上に被処理基板を載置して加熱すると共に、第2の空間部内に仕切り部材に沿って気体を流すことによって、前記被処理基板から蒸散した蒸散物質は、前記被処理基板に対して垂直方向に吸引され、且つ前記仕切り部材の多数の孔を介して前記第2の空間部内に取り込まれて、第2の空間部を流れる気体と共に排気されため、蒸散した蒸散物質が被処理基板に再付着することが殆どない。しかも、加熱処理において、被処理基板の加熱は、最適な温度条件にて行なえる。

## [0027]

従って、基板処理、例えば、レジストパターン形成において、レジストのもつ本来のパフォーマンスを十分に引き出すと共に、被処理基板面内でのレジスト寸 法の均一性向上ができる。

#### [0028]

上記4の発明の基板処理方法において、好ましい実施形態としては次のものが 挙げられる。 [0029]

(1)前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の後に、エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備すること。

[0030]

(2)前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の前に、エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備すること。

[0031]

(3)前記エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程の後に、前記感光性樹脂膜を現像液に晒すことで、前記感光性樹脂膜の一部を選択的に除去し、所望のパターンを前記被処理基板上に形成する工程を少なくとも具備すること。

[0032]

(4) 前記エネルギー線が紫外線、遠紫外線、真空紫外線、電子線、X線のいずれかであること。

[0033]

(5) 前記感光性樹脂膜が、化学増幅型レジストであること。

[0034]

更に、また、第5の発明(請求項15)の加熱処理装置では、上面に載置される被処理基板を加熱する加熱手段と、前記加熱手段上方に、該加熱手段と対向して設置された吸着部材とを少なくとも具備し、前記被処理基板の加熱処理時に、前記被処理基板からの蒸散物質を前記吸着部材表面に吸着するようにしたことを、特徴としている。

[0035]

更に、また、第6の発明(請求項16)に係わる加熱処理装置では、上面に載置される被処理基板を加熱する加熱手段と、前記加熱手段の加熱温度を制御する制御手段と、前記加熱手段の上方に、該加熱手段を覆うように設置されたチャンバと、前記チャンバ内で、前記加熱手段上方に、該加熱手段と対向して近接設置

された吸着部材とを少なくとも具備し、前記被処理基板の加熱処理時に、前記被 処理基板からの蒸散物質を前記吸着部材表面に吸着するようにしたことを特徴と している。

[0036]

上記第5及び第6の発明の加熱処理装置において、好ましい実施形態としては 、次のものが挙げられる。

[0037]

(1)前記吸着部材は、酸化物、又は窒化物自体で構成されているか、若しく は前記被処理基板と対向する表面が酸化膜、又は窒化膜で被覆されていること。

[0038]

(2)前記吸着部材は、単結晶シリコン、セラミック、アルミナ、石英のうち 、いずれか1つから形成されていること。

[0039]

(3) 更に、前記被処理基板と前記吸着部材との距離を調整する移動機構を設けること。

[0040]

(4)加熱処理中の前記被処理基板と前記吸着部材とは、1 mm以下の距離を 有すること。

[0041]

更に、また、第7の発明(請求項21)に係わる加熱処理方法では、被処理基板上面に形成された塗布膜を加熱処理する基板処理方法において、前記被処理基板上に、該被処理基板と対向して吸着部材を近接配置し、加熱処理時に前記塗布膜から蒸散する蒸散物質を前記吸着部材表面に吸着させることを特徴とする加熱処理方法。

[0042]

この第7の発明の加熱処理方法では、塗布膜としては、具体的には、化学増幅型レジストが用いられる。

[0043]

上記第5乃至第7の発明によれば、被処理基板を加熱する加熱手段上方に、吸

着部材を前記加熱手段に対向して設置し、前記被処理基板の加熱処理時に、前記被処理基板からの蒸散物質を前記吸着部材表面に吸着するようにしているので、 被処理基板への蒸散物質の再付着が殆どなく、また、被処理基板は、加熱処理に 際して、最適な温度条件にて行なえる。

## [0044]

更に、また、第8の発明(請求項23)に係わる基板処理方法では、

被処理基板上に塗布膜を形成する工程と、前記被処理基板を加熱処理装置内に 搬送して加熱処理する工程とを、少なくとも具備する基板処理方法にあって、前 記加熱処理工程が、上面に載置される被処理基板を加熱する加熱手段と、前記加 熱手段の加熱温度を制御する制御手段と、前記加熱手段の上方に、前記加熱手段 を覆うように設置されたチャンバと、前記チャンバ内で、前記加熱手段上方に、 前記加熱手段と対向して近接設置された吸着部材とを少なくとも具備した加熱処 理装置で行われ、前記被処理基板の加熱処理時に、前記被処理基板からの蒸散物 質を前記吸着部材表面に吸着する距離に前記吸着部材が設置されたことを特徴と している。

## [0045]

上記第8の発明によれば、被処理基板の加熱処理時に、前記被処理基板からの蒸散物質は、前記吸着部材表面に吸着されるため、被処理基板への蒸散物質の再付着が殆どなく、また、加熱処理において、被処理基板の加熱は、最適な温度条件にて行なえる。従って、基板処理、例えば、レジストパターン形成において、レジストのもつ本来のパフォーマンスを十分に引き出すと共に、被処理基板面内でのレジスト寸法の均一性向上ができる。

#### [0046]

上記第8の発明の加熱処理装置において、好ましい実施形態としては、次のも のが挙げられる。

### [0047]

(1)前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の後に、エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備すること。

[0048]

(2) 前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の前に、エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備すること。

[0049]

(3)前記エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程の後に、前記感光性樹脂膜を現像液に晒すことで、前記感光性樹脂膜の一部を選択的に除去し、所望のパターンを前記被処理基板上に形成する工程を少なくとも具備すること。

[0050]

更に、また、第9の発明(請求項27)に係わる加熱処理装置では、上面に載置される被処理基板を加熱する加熱手段と、前記加熱手段上方に、該加熱手段と対向して設置された電極部材と、前記加熱手段と前記電極部材との間に、電界を発生させるための電圧印加手段とを少なくとも具備したことを特徴としている。

[0051]

更に、また、第10の発明(請求項28)に係わる加熱処理装置では、上面に 載置される被処理基板を加熱する加熱手段と、前記加熱手段の加熱温度を制御す る制御手段と、前記加熱手段の上方に、該加熱手段を覆うように設置されたチャ ンバと、前記チャンバ内で、前記加熱手段上方に、該加熱手段と対向して近接設 置された電極部材と、前記加熱手段と前記電極部材との間に、電界を発生させる ための電圧印加手段とを少なくとも具備したことを特徴としている。

[0052]

上記第9及び第10の発明によれは、被処理基板を加熱する加熱手段上方に、 該加熱手段と対向して電極部材を設置し、前記加熱手段と前記電極部材との間に 、電界を発生させた状態で、加熱処理を行うようにしている。そのため、電界が 被処理基板に対して垂直方向に発生し、蒸散物質は、垂直方向に移動して電極部 材にトラップされ、水平方向(紙面の左右方向)への動きは抑制される。従って 、被処理基板への蒸散した蒸散物質の再付着は殆どなく、また、加熱処理におい て、被処理基板の加熱は、最適温度条件で行うことができる。 [0053]

上記第9及び第10の発明の加熱処理装置において、好ましい実施形態として は、次のものが挙げられる。

[0054]

(1) 前記電圧印加手段は、前記加熱手段に対して前記電極部材に低電圧を印 加するように構成されていること。

[0055]

(2) 前記電圧印加手段は、前記加熱手段に対して前記電極部材に高電圧を印 加するように構成されていること。

[0056]

(3) 更に、前記被処理基板と前記電極部材との距離を調整する移動機能を設けたこと。

[0057]

(4) 前記電極部材は、導電性半導体、又は金属自体で構成されているか、若 しくは前記被処理基板と対向する表面が酸化膜、又は窒化膜で被覆されているこ と。

[0058]

更にまた、第11の発明(請求項33)に係わる加熱処理方法では、

被処理基板上面に形成された塗布膜を加熱処理する加熱処理方法において、前 記塗布膜の加熱処理を電界発生状況下で行なうことを特徴としている。

[0059]

更にまた、第12の発明(請求項34)に係わる加熱処理方法では、

上面に塗布膜が形成された被処理基板を加熱手段上に載置して加熱処理する加熱 処理方法において、前記被処理基板上に、該被処理基板と対向して電極部材を近 接配置し、加熱処理時に前記加熱手段と前記電極部材との間に電圧を印加するこ とを特徴としている。

[0060]

上記第11及び第12の発明によれは、被処理基板を加熱する加熱手段上方に 、該加熱手段と対向して電極部材を設置し、前記加熱手段と前記電極部材との間 に、電圧を印加して電界を発生させた状態で、加熱処理を行うようにしている。 そのため、電界が被処理基板に対して垂直方向に発生し、蒸散物質は、垂直方向 に移動して電極部材にトラップされ、水平方向(紙面の左右方向)への動きは抑 制される。従って、被処理基板への蒸散した蒸散物質の再付着は殆どなく、また 、加熱処理に際して、被処理基板の加熱は、最適温度条件で行うことができる。

[0061]

上記第11及び第12の発明の加熱処理方法において、好ましい実施形態としては、次のものが挙げられる。

[0062]

(1)前記電極部材に、前記加熱手段より低電位を印加して、前記塗布膜から 蒸散する蒸散物質を前記電極部材表面に吸着させること。

[0063]

(2)前記電極部材に、前記加熱手段より高電位を印加して、前記塗布膜から 蒸散物質の蒸散を抑制すること。

[0064]

更に、また、第13の発明(請求項37)に係わる基板処理方法では、被処理 基板上に塗布膜を形成する工程と、前記被処理基板を加熱処理装置内に搬送して 加熱処理する工程とを、少なくとも具備する基板処理方法にあって、前記加熱処 理工程が、上面に載置される被処理基板を加熱する加熱手段と、前記加熱手段の 加熱温度を制御する制御手段と、前記加熱手段の上方に、前記加熱手段を覆うよ うに設置されたチャンバと、前記チャンバ内で、前記加熱手段上方に、前記加熱 手段と対向して近接設置された電極部材と、前記加熱手段と前記電極部材との間 に、電界を発生させるための電圧印加手段とを少なくとも具備した加熱処理装置 で行われ、前記塗布膜の加熱処理を電界発生状況下で行なうことを特徴としてい る。

[0065]

上記第13の発明によれば、加熱手段と電極部材との間に、被処理基板に対して垂直方向に発生させた電界によって、蒸散物質は、垂直方向に移動して電極部材にトラップされ、水平方向(紙面の左右方向)への動きは抑制され、被処理基

板への蒸散した蒸散物質の再付着は殆どなく、しかも、加熱処理に際して、被処理基板の加熱は、最適温度条件で行うことができる。従って、基板処理、例えば、レジストパターン形成において、レジストのもつ本来のパフォーマンスを十分に引き出すと共に、被処理基板面内でのレジスト寸法の均一性向上ができる。

[0066]

上記第13の発明の基板処理方法において、好ましい実施形態としては、次の ものが挙げられる。

[0067]

(1)前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の後に、エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備すること。

[0068]

(2) 前記塗布膜が、感光性樹脂膜であり、前記加熱処理工程の前に、エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程を少なくとも具備すること。

[0069]

(3)前記エネルギー線を前記感光性樹脂膜に照射して所望の潜像を形成する工程の後に、前記感光性樹脂膜を現像液に晒すことで、前記感光性樹脂膜の一部を選択的に除去し、所望のパターンを前記被処理基板上に形成する工程を少なくとも具備すること。

[0070]

(4)前記エネルギー線が紫外線、遠紫外線、真空紫外線、電子線、X線のいずれかであること。

[0071]

更に、また、第14の発明(請求項42)に係わる加熱処理方法では、 被処理基板上面に形成された化学増幅型レジスト膜を加熱処理する加熱処理方法において、前記化学増幅型レジスト膜の加熱処理を電界発生状況下で行なうことを特徴としている。

[0072]

更に、また、第15の発明(請求項43)に係わる加熱処理方法では、

上面に化学増幅型レジスト膜が形成された被処理基板を加熱手段上に載置して加 熱処理する加熱処理方法において、前記被処理基板上に、該被処理基板と対向し て電極部材を近接配置し、加熱処理時に前記加熱手段と前記電極部材との間に電 圧を印加することを特徴としている。

[0073]

上記第14及び第15の発明によれは、被処理基板を加熱する加熱手段上方に、該加熱手段と対向して電極部材を設置し、前記加熱手段と前記電極部材との間に、電圧を印加して電界を発生させた状態で、加熱処理を行うようにしている。そのため、電界が被処理基板に対して垂直方向に発生し、化学増幅型レジストから蒸散した酸は、垂直方向に移動して電極部材にトラップされ、水平方向(紙面の左右方向)への動きは抑制される。従って、化学増幅型レジストから蒸散した酸の再付着は殆どなく、また、化学増幅型レジストの加熱処理の際して、最適温度条件で行うことができる。

[0074]

上記第14及び第15の発明の加熱処理方法において、好ましい実施形態としては、次のものが挙げられる。

[0075]

(1) 前記電極部材に、前記加熱手段より低電位を印加して、前記化学増幅系 レジスト膜から蒸散する酸を前記電極部材表面に吸着させること。

[0076]

(2)前記電極部材に、前記加熱手段より高電位を印加して、前記化学増幅系 レジスト膜から酸の蒸散を抑制すること。

[0077]

(3)前記加熱処理終了後に、前記電極部材に正の電位を印加させ、前記電極 部材表面に吸着した蒸散物質、又は酸を該電極部材から脱離させること。

[0078]

【発明の実施の形態】

以下、本発明の実施の形態について、図面を参照して説明する。

## (第1の実施形態)

まず、本発明の第1の実施形態に係わる加熱処理装置及びそれを用いた加熱処理方法並びに基板処理方法(以下、レジストパターン形成方法と称する)を図1を参照して説明する。

[0079]

図1は、第1の実施形態に係わる加熱処理装置を模式的に示す断面図である。

[0080]

加熱処理装置では、筐体101内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板102が設置され、前記均熱板102の裏面には、分割されたヒーター103が配置され、前記均熱板102と前記ヒーター103により加熱手段が構成されている。前記各ヒーター103は、図示しない制御ユニットによって、ウエハW面内で均一な設定温度になるように独立に制御されるようになっている。

[0081]

前記均熱板102は、断熱材104を介して、フレーム105で支持されている。加熱処理されるウエハWは、前記均熱板102上にプロキシミティギャップ106によって0.1 mmの間隔を置いて、保持され、所定の時間加熱処理されるようになっている。

[0082]

前記均熱板102の上方には、アルミニウム製の天板107が設置され、前記均熱板102、前記筐体101及び前記天板107とでチャンバ108が構成されている。前記チャンバ108内において、前記均熱板102上方には、多数の孔を有する仕切り部材109としての多孔質セラミック板が前記均熱板102と対向して設置されている。

[0083]

本実施形態では、前記多孔質セラミック板109は、原材料がSiCで、孔径が50μm、気孔率が40%のものを使用した。

[0084]

そして、前記多孔質セラミックス板109によって、前記チャンバ108内の

空間110は、前記ウエハWが載置される前記均熱板102を含む第1の空間部 111と前記均熱板102が含まれない第2の空間部112とに、上下に分離されている。

## [0085]

また、前記多孔質セラミック板109は、複数の支持ピン113によって支持され、前記均熱板102の下方に設置された昇降機構114によって昇降され、前記多孔質セラミックス板109と前記均熱板102上に載置されるウエハWとの間隔が調整されると共に加熱処理装置から、容易に着脱できるように構成され、随時洗浄できるようになっている。

## [0086]

前記チャンバ108の前記第2の空間部112における一方の側面部には、空気導入口115が設けられ、該空気導入口115と対向する他方の側面部には、図示しない排気手段に接続された排気口116が設けられ、前記空気導入口115から前記排気口116の一方向に気流117が形成されるように構成されている。

## [0087]

前記第2の空間部112の気流117によって、加熱により体積膨張した前記第1の空間部111内の空気は、前記多孔質セラミックス板109方向に垂直に吸引され、前記多孔質セラミックス109の孔を通して前記第2の空間部112内に取り込まれ、前記第1の空間部111内では、ウエハWに対してほぼ垂直方向の気流118が形成される。

#### [0088]

次に、前記加熱装置を用いたPEB処理およびレジストパターン形成について 説明する。

#### [0089]

まず、ウエハW上に反射防止膜を回転塗布法により、塗布膜形成した後、19 0℃、60秒の条件でベーク処理して、膜厚60nmの反射防止膜を形成した。

## [0090]

更に、前記ウエハW上にポジ型化学増幅レジストを塗布した後、140℃、9

○秒の条件でプリベークと呼ばれるレジスト中の溶剤を揮発させるための加熱処理を行い、前記反射防止膜上に400nmのレジスト膜を形成した。ここでは、前記化学増幅型レジストは、フェノール系樹脂をベースポリマーとし、乳酸エチルと3-エトキシプロピオン酸エチルの混合溶媒とで構成した。

[0091]

前記プリベーク後、前記ウエハWを室温まで冷却した後、波長248nmのKrFエキシマレーザを光源とする露光装置へ搬送し、露光用マスクを介して、縮小投影露光を行った。

[0092]

図2は、露光装置において露光用マスクをウエハWに転写した際に得られるパターンを拡大して示す図である。図中、1つの露光領域120(以下、単に露光チップと称す)は、左半分のラインパターン領域121とレジストが全く残らないフラット露光領域122とを有する。

[0093]

図3は、ラインパターン領域121を拡大して示す図である。

[0094]

図3に示すように、前記ラインパターン領域121は、ライン寸法=170 nm、スペース寸法=90 nmの繰り返しパターンがピッチ=260 nmで配置されている。

[0095]

この露光チップ120を、図4に示すように、ウエハW上に縦11×横13の配置に転写し、潜像を形成した。

[0096]

次いで、前記露光後、前記ウエハWを本実施形態の加熱処理装置に搬送し、前記均熱板102上に0.1mmの間隔をおいて載置し、前記第2の空間部112 内に一方向の気流117を流すと共に、140℃、90秒の条件でPEB処理を行った。

[0097]

次いで、PEB処理を行った後、前記ウエハWを室温まで冷却した。更に、現

像ユニットに搬送して60秒間のアルカリ現像処理を行った。現像処理終了後、 リンス処理、スピン乾燥処理を行いレジストパターンを形成した。

[0098]

以下、本実施形態の加熱処理装置を用いて得られたレジストパターン寸法の面内分布と従来の図14に示す加熱処理装置でPEB処理した結果との比較を説明する。

[0099]

図16は、従来の加熱処理装置を用いて得られたパターン転写結果の良否の面 内分布を示す。

[0100]

図中の斜線模様で示した露光チップは、現像後のレジストパターンを上面から SEM (Scanning Electron Microscope)で観察した際にNGと判定されたもので、より具体的にはレジストパターンが解像しなかったものである。図16に示すように、PEB処理時の気流に対して、最も上流側に位置する露光チップがNGであった。

これは、従来の加熱装置では、図15に示すように、PEB処理時、レジスト膜から蒸散した酸を含む気流1004が、図中の矢印で示すように、左端から右端に流れる。その結果、気流の最上流に位置する露光チップから蒸散した酸は、この気流によって下流側へ運ばれ、下流側の露光チップ表面に再付着する。従って、酸の量の収支は、(発生した酸) - (蒸散した酸) + (再付着した酸) となるが、気流に対して最も上流に位置するチップでは、前記(付着した酸)がないため、その下流に位置するチップより実効的な露光量が減少したためである。

[0101]

図5は、本実施形態に係わる加熱処理装置を用いて得られたパターン転写結果の良否の面内分布を示す図である。図5に示すように、ウエハWの面内には、NGと判定された露光チップが観察されず、良好なパターン転写結果が得られた。

[0102]

なお、本実施例では孔径が  $50 \mu$  m、気孔率が 40%の多孔質セラミック板を用いたが、それは以下の理由による。図(a)は、孔径が  $50 \mu$  mの多孔質セラ

ミック板の気孔率と蒸散した酸の再付着量(気孔率0のときの値で規格化)の関係を示した図である。再付着量の抑制効果は気孔率40%で飽和するため、この40%を用いる多孔質セラミック板の気孔率とした。

[0103]

このように、本実施形態によれば、PEB処理工程において、チャンバ内の第2の空間部における気流によって、第1の空間部における蒸散した酸を含む気流が、ウエハに対してほぼ垂直方向に吸引され、且つ多孔質セラミックス板の孔を介して第2の空間部に取り込まれるため、蒸散した酸が下流側に再付着することがない。従って、ウエハ面内において、レジスト表面の酸濃度は、各露光ショット間で、ほぼ均一で、実効的な露光量の変動はなく、ウエハ面内でのレジスト寸法の均一性を向上することができる。しかも、PEB処理工程において、最適な温度条件でPEB処理を行うことができ、本来レジストの持つ露光量やフォーカス裕度(マージン)のパフォーマンスを十分引き出すことができる。

(第2の実施形態)

次に、本発明の第2の実施形態に係わる加熱処理装置及びそれを用いた加熱処理 方法並びにレジストパターン形成方法について、図6を用いて説明する。

[01.04]

図6は、第2の実施形態に係わる加熱処理装置を模式的に示す断面図である。

[0105]

加熱装置では、筐体201内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板202が設置され、前記均熱板202は、断熱材204を介して、フレーム205で支持されている。

[0106]

前記均熱板202の裏面には、該均熱板202を加熱する熱源230が設置され、前記均熱板202と前記熱源230とで加熱手段が構成されている。

[0107]

前記熱源230は、ハロゲンランプ231とライトガイド232とで構成され 、前記ライトガイド232は、角柱状のブロックで構成されている。前記ハロゲ ンランプ231で放射された光は、前記ライトガイド232に入射し、その側面 部で全反射を繰り返しながら進み、前記均熱板202に照射される。

## [0108]

前記均熱板 202 は、前記ライトガイド 232 からの光を吸収することで、加熱される。前記ハロゲンランプ 231 は、前記均熱板 202 に埋め込まれた熱電対(図示せず)の温度によって出力制御され、所望の温度(140 C)に温調される。

## [0109]

前記均熱板202の上方には、アルミニウム製の天板207が設置され、前記均熱板202、前記筐体201及び前記天板207とでチャンバ208が構成されている。

## [0110]

前記チャンバ208内において、前記均熱板202上方には、多数の孔を有する仕切り部材209としての多孔質セラミック板が前記均熱板202と対向して 設置されている。

## [0111]

本実施形態では、前記多孔質セラミック板209は、原材料がSiCで、孔径が100μm、気孔率が50%のものを使用した。

#### [0112]

そして、前記多孔質セラミックス板209によって、前記チャンバ208内の空間210は、前記ウエハWが載置される前記均熱板202を含む第1の空間部211と前記均熱板202が含まれない第2の空間部212とに、上下に分離されている。

## [0113]

また、前記多孔質セラミック板209は、複数の支持ピン213によって支持され、前記均熱板202の下方に設置された昇降機構214によって昇降され、前記多孔質セラミックス板209と前記均熱板202上に載置されるウエハWとの間隔が調整されると共に加熱処理装置から、容易に着脱できるように構成され、随時洗浄できるようになっている。

#### [0114]

前記チャンバ208の前記第2の空間部212における一方の側面部には、空気導入口215が設けられ、該空気導入口215と対向する他方の側面部には、図示しない排気手段に接続された排気口216が設けられ、前記空気導入口215から前記排気口216の一方向に気流217が形成されるように構成されている。

## [0115]

前記第2の空間部212の気流217によって、加熱により体積膨張した前記第1の空間部211内の空気は、前記多孔質セラミックス板209方向に垂直に吸引され、前記多孔質セラミックス209の孔を通して前記第2の空間部212内に取り込まれ、前記第1の空間部211内では、ウエハWに対してほぼ垂直方向の気流218が形成される。

## [0116]

次に、前記加熱装置を用いたPEB処理およびレジストパターン形成について 説明する。

### [0117]

まず、ウエハW上に反射防止膜を回転塗布法により、塗布膜形成した後、19 0℃、60秒の条件でベーク処理して、膜厚60nmの反射防止膜を形成した。

## [0118]

更に、前記ウエハW上にポジ型化学増幅レジストを塗布した後、140℃、9 0秒の条件でプリベークと呼ばれるレジスト中の溶剤を揮発させるための加熱処理を行い、前記反射防止膜上に400nmのレジスト膜を形成した。ここでは、前記化学増幅型レジストは、フェノール系樹脂をベースポリマーとし、乳酸エチルと3-エトキシプロピオン酸エチルの混合溶媒とで構成した。

#### [0119]

前記プリベーク後、前記ウエハWを室温まで冷却した後、波長248nmのKrFエキシマレーザを光源とする露光装置へ搬送し、露光用マスクを介して、縮小投影露光を行った。

#### [0120]

次いで、露光用マスクを介して、150 nmのラインアンドスペースパターン

が含まれる露光チップを、図4に示すように、ウエハW上に縦11×横13の配置に転写し、潜像を形成した。

### [0121]

次いで、前記露光後、前記ウエハWを本実施形態の加熱処理装置に搬送し、前記均熱板202上に載置し、前記第2の空間部212内に一方向の気流217を流すと共に、140℃、90秒の条件でPEB処理を行った。

## [0122]

次いで、PEB処理を行った後、前記ウエハWを室温まで冷却した。更に、現像ユニットに搬送して60秒間のアルカリ現像処理を行った。現像処理終了後、リンス処理、スピン乾燥処理を行いレジストパターンを形成した。

## [0123]

上記第2の実施形態では、現像後のレジストライン寸法をウエハ面内で測定した結果、150nmラインアンドスペースパターンの面内寸法ばらつきは、従来の加熱処理装置でPEB処理した場合の $9.7nm(3\sigma)$ に比べ、4.3nmと大幅に低減させことができた。

## [0124]

なお、上記第1の及び第2の実施形態では、ラインパターン及びラインアンドスペースパターンについて、各々、説明したが、これらのパターンに限定されず、他のホールパターンでも、同様の効果が得られる。

#### [0125]

また、第1及び第2の実施形態では、多孔質セラミック板の孔径及び気孔率の数値の一例を挙げたが、これらの数値に限定されるものではない。例えば、図7(a)に示すような気孔率と蒸散した酸の再付着量の関係から、最適な気孔率を求めることが望ましい。

### [0126]

また、第1及び第2の実施形態では、加熱処理装置をPEB処理工程に適用した場合を説明したが、レジストパターン形成における他の工程、例えば塗布膜形成後の加熱処理工程にも適用できることは勿論である。

### (第3の実施形態)

次に、本発明の第3の実施形態に係わる加熱処理装置、それを用いた加熱処理 方法及びレジストパターン形成方法について、図8を用いて説明する。

[0127]

図8は、第3の実施形態に係わる加熱処理装置を模式的に示す断面図である。

[0128]

加熱処理装置では、筐体301内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板302が設置され、該均熱板302の裏面には、分割されたヒーター303が配置され、前記均熱板302と前記ヒーター303により加熱手段が構成されている。前記各ヒーター303は、図示しない制御ユニットによって、ウエハ面内で均一な設定温度になるように独立に制御されるようになっている。

[0129]

前記均熱板302は、断熱材304を介して、フレーム305で支持されている。加熱処理されるウエハWは、前記均熱板302上にプロキシミティギャップ306によって0.1 mmの間隔を置いて、保持され、所定の時間加熱処理されるようになっている。

[0130]

前記均熱板302の上方には、アルミニウム製の天板307が設置され、前記均熱板302、前記筐体301及び前記天板307とでチャンバ308が構成されている。

[0131]

前記チャンバ308内において、前記均熱板302上方には、吸着部材340 が前記均熱板302と0.5mmの距離を置いて対向して近接設置されている。

[0132]

本実施形態では、前記吸着部材340は、表面研磨された単結晶シリコン板を 用いている。前記吸着部材340としては、セラミックス、アルミナ、石英等の 酸化物、又は窒化物自体で構成したもの用いてもよく、又これらの部材表面に酸 化膜、又は窒化膜を被覆したものを用いてもよい。

[0133]

また、前記吸着部材340は、複数の支持ピン313によって支持され、前記 均熱板302の下方に設置された昇降機構314によって昇降され、前記吸着部 材340と前記均熱板302上に載置されるウエハWとの間隔が調整されると共 に加熱処理装置から、容易に着脱できるように構成され、随時洗浄できるように なっている。

## [0134]

そして、加熱処理中に前記ウエハWから蒸散した蒸散物質は、前記ウエハWに 近接して設置された単結晶シリコン板340の表面に吸着される。

## [0135]

次に、前記加熱装置を用いたPEB処理及びレジストパターン形成について説明する。

## [0136]

まず、ウエハW上に反射防止膜を回転塗布法により、塗布膜形成した後、190℃、60秒の条件でベーク処理して、膜厚60nmの反射防止膜を形成した。

#### [0137]

更に、前記ウエハW上にポジ型化学増幅レジストを塗布した後、140℃、9 0秒の条件でプリベークと呼ばれるレジスト中の溶剤を揮発させるための加熱処理を行い、前記反射防止膜上に400nmのレジスト膜を形成した。ここでは、前記化学増幅型レジストは、フェノール系樹脂をベースポリマーとし、乳酸エチルと3-エトキシプロピオン酸エチルの混合溶媒とで構成した。

## [0138]

前記プリベーク後、前記ウエハWを室温まで冷却した後、波長248nmのKrFエキシマレーザを光源とする露光装置へ搬送し、露光用マスクを介して、縮小投影露光を行った。

### [0139]

ここで、上記第1の実施形態と同様に、図2及び図3に示す左半分に、ライン寸法=170 nm、スペース寸法=90 nmの繰り返しパターンがピッチ=260 nmで配置されたラインパターン領域121と右半分に現像後にレジストが全く残らないフラット露光領域122とを有する露光チップ120を、図4に示すよ

うに、ウエハW上に縦11×横13の配置に転写し、潜像を形成した。

# [0140]

Ì

次いで、前記露光後、前記ウエハWを本実施形態の加熱処理装置に搬送し、前記均熱板302上に0.1mmの間隔をおいて載置し、140℃、90秒の条件でPEB処理を行った。

# [0141]

次いで、PEB処理を行った後、前記ウエハWを室温まで冷却した。更に、現像ユニットに搬送して60秒間のアルカリ現像処理を行った。現像処理終了後、リンス処理、スピン乾燥処理を行いレジストパターンを形成した。

# [0142]

以下、本実施形態の加熱処理装置を用いて得られたレジストパターン寸法の面内分布と従来の図14に示す加熱処理装置でPEB処理した結果との比較を説明する。

# [0143]

従来の加熱処理装置を用いて得られたパターン転写結果の良否の面内分布は、図16に示す如く、 図中の斜線模様で示した露光チップは、現像後のレジストパターンを上面からSEM (Scanning Electron Microscope)で観察した際にNGと判定されたもので、より具体的にはレジストパターンが解像しなかった。即ち、図15に示すように、PEB処理時の気流に対して、最も上流側に位置する露光チップがNGであった。

#### [0144]

これは、従来の加熱装置では、図15に示すように、PEB処理時、レジスト膜から蒸散した酸を含む気流が、ウエハ上面と接触しながら、図中の矢印で示すように、左端から右端に流れる。その結果、気流の最上流に位置する露光チップから蒸散した酸は、この気流によって下流側へ運ばれ、下流側の露光チップ表面に再付着する。従って、酸の量の収支は、(発生した酸)-(蒸散した酸)+(再付着した酸)となるが、気流に対して最も上流に位置するチップでは、前記(付着した酸)がないため、その下流に位置するチップより実効的な露光量が減少したためである。

# [0145]

一方、本実施形態に係わる加熱処理装置を用いて得られたパターン転写結果の 良否の面内分布は、図5に示すように、ウエハWの面内には、NGと判定された 露光チップが観察されず、良好なパターン転写結果が得られた。

## [0146]

なお、本実施例では吸着部材と均熱板との距離(ギャップ)を 0.5 mmとしたが、それは以下の理由による。図 7 (b) は、吸着部材と均熱板とのギャップ d と、蒸散、再付着した酸の広がり距離(キャップ 7.5 mmのときの値で規格化)の関係を示した図である。ギャップを小さくするほど、酸の広がる距離は小さくなるが、逆にギャップを高精度に制御する必要性が生じる(蒸散距離がウエハ面内でばらつく)。この点を考慮し、比較的制御が容易なギャップ 0.5 mm とした。

# [0147]

このように、本実施形態によれば、PEB処理工程において、レジスト膜から蒸散した酸が、ウエハに近接して設置した吸着部材に吸着するため、蒸散した酸がウエハに再付着することがない。従って、ウエハ面内において、蒸散した酸がウエハに再付着することで生じる実効的な露光量の変動はなく、ウエハ面内でのレジスト寸法の均一性を向上することができる。しかも、PEB処理工程において、最適な温度条件でPEB処理を行うことができ、本来レジストの持つ露光量やフォーカス裕度(マージン)のパフォーマンスを十分引き出すことができる。

# (第4の実施形態)

`次に、本発明の第4の実施形態に係わる加熱処理装置及びそれを用いた加熱処理方法並びにレジストパターン形成方法について、図9を用いて説明する。

#### [0148]

図9は、第4の実施形態に係わる加熱処理装置を模式的に示す断面図である。

#### [0149]

加熱装置では、筐体401内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板402が設置され、前記均熱板402は、断熱材404を介して、フレーム405で支持されている。



## [0150]

前記均熱板402の裏面には、該均熱板402を加熱する熱源430が設置され、前記均熱板402と前記熱源430とで加熱手段が構成されている。

# [0151]

前記熱源430は、ハロゲンランプ431とライトガイド432とで構成され、前記ライトガイド432は、角柱状のブロックで構成されている。前記ハロゲンランプ431で放射された光は、前記ライトガイド432に入射し、その側面部で全反射を繰り返しながら進み、前記均熱板402に照射される。

## [0152]

前記均熱板402は、前記ライトガイド432からの光を吸収することで、加熱される。前記ハロゲンランプ431は、前記均熱板402に埋め込まれた熱電対(図示せず)の温度によって出力制御され、所望の温度(140°C)に温調される。

## [0153]

前記均熱板402の上方には、アルミニウム製の天板407が設置され、前記均熱板402、前記筐体401及び前記天板407とでチャンバ408が構成されている。

#### [0154]

前記チャンバ408内において、前記均熱板402上方には、吸着部材440 が前記均熱板402と0.5mmの距離を置いて対向して近接設置されている。

#### [0155]

本実施形態では、前記吸着部材440は、表面研磨された単結晶シリコン板を 用いている。前記吸着部材440としては、セラミックス、アルミナ、石英等の 酸化物、又は窒化物自体で構成したもの用いてもよく、又これらの部材表面に酸 化膜、又は窒化膜を被覆したものを用いてもよい。

#### [0156]

また、前記吸着部材440は、複数の支持ピン413によって支持され、前記 均熱板402の下方に設置された昇降機構414によって昇降され、前記吸着部 材440と前記均熱板402上に載置されるウエハWとの間隔が調整されると共



に加熱処理装置から、容易に着脱できるように構成され、随時洗浄できるように なっている。

# [0157]

そして、加熱処理中に前記ウエハWから蒸散した蒸散物質は、前記ウエハWに 近接設置された単結晶シリコン板440の表面に吸着される。

## [0158]

次に、前記加熱装置を用いたPEB処理及びレジストパターン形成について説明する。

# [0159]

まず、ウエハW上に反射防止膜を回転塗布法により、塗布膜形成した後、190℃、60秒の条件でベーク処理して、膜厚60nmの反射防止膜を形成した。

## [0160]

更に、前記ウエハW上にポジ型化学増幅レジストを塗布した後、140℃、9 0秒の条件でプリベークと呼ばれるレジスト中の溶剤を揮発させるための加熱処理を行い、前記反射防止膜上に400nmのレジスト膜を形成した。ここでは、前記化学増幅型レジストは、フェノール系樹脂をベースポリマーとし、乳酸エチルと3-エトキシプロピオン酸エチルの混合溶媒とで構成した。

# [0161]

前記プリベーク後、前記ウエハWを室温まで冷却した後、波長248nmのKrFエキシマレーザを光源とする露光装置へ搬送し、露光用マスクを介して、縮小投影露光を行った。

#### [0162]

次いで、露光用マスクを介して、130 nmのラインアンドスペースパターンが含まれる露光チップを、図4に示すように、ウエハW上に縦11×横13の配置に転写し、潜像を形成した。

#### [0163]

次いで、前記露光後、前記ウエハWを本実施形態の加熱処理装置に搬送し、前記均熱板402上に載置し、140℃、90秒の条件でPEB処理を行った。

# [0164]



次いで、PEB処理を行った後、前記ウエハWを室温まで冷却した。更に、現像ユニットに搬送して60秒間のアルカリ現像処理を行った。現像処理終了後、リンス処理、スピン乾燥処理を行いレジストパターンを形成した。

# [0165]

上記第4の実施形態では、現像後のレジストライン寸法をウエハ面内で測定した結果、130nmラインアンドスペースパターンの面内寸法ばらつきは、従来の加熱処理装置でPEB処理した場合の9.5nm ( $3\sigma$ ) に比べ、4.1nmと大幅に低減させことができた。

# [0166]

なお、上記第3の及び第4の実施形態では、ラインパターン及びラインアンドスペースパターンについて、各々、説明したが、これらのパターンに限定されず、他のホールパターンでも、同様の効果が得られる。

# [0167]

また、第3及び第4の実施形態において、更に、吸着部材としての単結晶シリコン板の裏面にヒーターを設け、ウエハを加熱処理装置から取り出した後、単結晶シリコン板を加熱することで、吸着した酸を脱離させ、単結晶シリコン板表面のクリーニングを行っても良い。この場合、チャンバ側面部に吸気孔と排気孔を設置し、脱離した酸を排気させながら行うことが望ましい。

#### [0168]

また、第3及び第4の実施形態では、加熱処理装置をPEB処理工程に適用した場合を説明したが、レジストパターン形成における他の工程、例えば塗布膜形成後の加熱処理工程にも適用できることは勿論である。

#### (実第5の実施形態)

次に、本発明の第5の実施形態に係わる加熱処理装置及びそれを用いた加熱処理方法並びにレジストパターン形成方法について、図10を用いて説明する。

#### [0169]

図10は、第5の実施形態に係わる加熱処理装置を模式的に示す断面図である

[0170]

加熱処理装置では、筐体501内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板502が設置され、該均熱板502の裏面には、分割されたヒーター503が配置され、前記均熱板502と前記ヒーター503により加熱手段が構成されている。前記各ヒーター503は、図示しない制御ユニットによって、ウエハ面内で均一な設定温度になるように独立に制御されるようになっている。

## [0171]

前記均熱板502は、断熱材504を介して、フレーム505で支持されている。加熱処理されるウエハWは、前記均熱板502上にプロキシミティギャップ506によって0.1 mmの間隔を置いて、保持され、所定の時間加熱処理されるようになっている。

## [0172]

前記均熱板502の上方には、アルミニウム製の天板507が設置され、前記均熱板502、前記筐体501及び前記天板507とでチャンバ508が構成されている。前記チャンバ508内において、前記均熱板502上方には、電極部材550が前記均熱板502と3.0mmの距離を置いて対向して近接設置されている。

#### [0173]

本実施形態では、前記電極部材550は、SUSを用いている。前記電極部材としては、耐酸性で、且つ導電性であれば、特に金属、半導体のいずれでもよい。また、電極部材550は、ウエハと対向する表面に酸化膜、又は窒化膜等の絶縁膜が被覆されたものでもよい。

#### [0174]

また、前記電極部材550は、複数の支持ピン513によって支持され、前記均熱板502の下方に設置された昇降機構514によって昇降され、前記電極部材550と前記均熱板502上に載置されるウエハWとの間隔が調整されると共に加熱処理装置から、容易に着脱できるように構成され、随時クリーニングできるようになっている。

#### [0175]

そして、図示しないが、前記均熱板502と前記電極部材550との間に、電圧が印加され、加熱処理中に前記均熱板502と前記電極部材550との間に、 垂直方向(紙面上で上下方向)の電界を発生するようにしている。

# [0176]

本実施形態では、前記均熱板502を接地電位に、且つ前記電極部材に550 に負電位を印加するようにしているが、電位関係は、前記均熱板502に対して 前記電極部材550が低電位になればよい。

## [0177]

これにより、ウエハから蒸散したプラスに帯電した蒸散物質、例えば酸は、垂直方向に移動し、且つ前記電極部材550の表面に吸着されることになる。従って、レジストから蒸散した酸は、ウエハに再付着することがない。

## [0178]

次に、前記加熱装置を用いた P E B 処理及びレジストパターン形成について説明する。

#### [0179]

まず、ウエハW上に反射防止膜を回転塗布法により、塗布膜形成した後、19 0℃、60秒の条件でベーク処理して、膜厚60nmの反射防止膜を形成した。

#### [0180]

更に、前記ウエハW上にポジ型化学増幅レジストを塗布した後、140℃、9 0秒の条件でプリベークと呼ばれるレジスト中の溶剤を揮発させるための加熱処理を行い、前記反射防止膜上に400nmのレジスト膜を形成した。ここでは、前記化学増幅型レジストは、フェノール系樹脂をベースポリマーとし、乳酸エチルと3-エトキシプロピオン酸エチルの混合溶媒とで構成した。

# [0181]

前記プリベーク後、前記ウエハWを室温まで冷却した後、波長248nmのKrFエキシマレーザを光源とする露光装置へ搬送し、露光用マスクを介して、縮小投影露光を行った。

## [0182]

次いで、露光用マスクを介して、130 nmのラインアンドスペースパターン

が含まれる露光チップを、図4に示すように、ウエハW上に縦11×横13の配置に転写し、潜像を形成した。

#### [0183]

次いで、前記露光後、前記ウエハWを本実施形態の加熱処理装置に搬送し、前記均熱板502上に載置し、前記均熱板502に接地電位を印加し、且つ前記電極部材550に負電位を印加した状態で、140℃、90秒の条件でPEB処理を行った。

#### [0184]

次いで、PEB処理を行った後、前記ウエハWを室温まで冷却した。更に、現像ユニットに搬送して60秒間のアルカリ現像処理を行った。現像処理終了後、リンス処理、スピン乾燥処理を行いレジストパターンを形成した。

## . [0185]

上記第5の実施形態では、現像後のレジストライン寸法をウエハ面内で測定した結果、140nmラインアンドスペースパターンの面内寸法ばらつきは、従来の加熱処理装置でPEB処理した場合の8.4  $nm(3\sigma)$  に比べ、3.8 nmと大幅に低減させことができた。

#### (第6の実施形態)

次に、本発明の第6の実施形態に係わる加熱処理装置及びそれを用いた加熱処理方法並びにレジストパターン形成方法について、図11を用いて説明する。

# [0186]

図11は、第6の実施形態に係わる加熱処理装置を模式的に示す断面図である

#### [0187]

加熱装置では、筐体601内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板602が設置され、前記均熱板602は、断熱材604を介して、フレーム605で支持されている。

## [0188]

前記均熱板602の裏面には、該均熱板602を加熱する熱源630が設置され、前記均熱板602と前記熱源630とで加熱手段が構成されている。

# [0189]

前記熱源630は、ハロゲンランプ631とライトガイド632とで構成され、前記ライトガイド632は、角柱状のブロックで構成されている。前記ハロゲンランプ631で放射された光は、前記ライトガイド632に入射し、その側面部で全反射を繰り返しながら進み、前記均熱板602に照射される。

# [0190]

前記均熱板 602は、前記ライトガイド 632からの光を吸収することで、加熱される。前記ハロゲンランプ 631は、前記均熱板 602に埋め込まれた熱電対(図示せず)の温度によって出力制御され、所望の温度(140℃)に温調される。

## [0191]

前記均熱板602の上方には、アルミニウム製の天板607が設置され、前記均熱板602、前記筐体601及び前記天板607とでチャンバ608が構成されている。前記チャンバ608内において、前記均熱板602上方には、電極部材650が前記均熱板602と対向して、設置されている。

#### [0192]

本実施形態では、上記第5の実施形態と同様に、前記電極部材650は、SUSを用いている。また、前記電極部材650としては、耐酸性で、且つ導電性であれば、特に金属、半導体のいずれでもよく、電極部材650は、ウエハと対向する表面に酸化膜、又は窒化膜等の絶縁膜が被覆されていてもよい。

#### [0193]

また、前記電極部材650は、複数の支持ピン613によって支持され、前記均熱板602の下方に設置された昇降機構514によって昇降され、前記電極部材650と前記均熱板602上に載置されるウエハWとの間隔が調整されると共に加熱処理装置から、容易に着脱できるように構成され、随時クリーニングできるようになっている。

#### [0194]

そして、図示しないが、前記均熱板602と前記電極部材650との間に、電 圧が印加され、加熱処理中に前記均熱板602と前記電極部材650との間に、 垂直方向(紙面上で上下方向)の電界を発生するようにしている。

[0195]

本実施形態では、上記第5の実施形態と同様に、前記均熱板602を接地電位 に、且つ前記電極部材650に負電位を印加するようにしている。

[0196]

これにより、ウエハから蒸散したプラスに帯電した蒸散物質、例えば酸は、垂直方向に移動し、且つ前記電極部材650に吸着されることになる。従って、レジストから蒸散した酸は、ウエハに再付着することがない。

[0197]

この第6の実施形態に係わる加熱処理装置を用いて、上記第5に実施形態と同様の化学増幅型レジストに130nmのラインアンドスペスパターンが含まれる露光チップが転写、潜像されたウエハを、PEB処理した結果、160nmラインアンドスペースパターンの面内寸法ばらつきは、従来の加熱処理装置で加熱処理した場合の8.0nm( $3\sigma$ )に比べ、3.4nmと大幅に低減させことができた。

(第7の実施形態)

次に、本発明の第7の実施形態に係わる加熱処理装置及びそれを用いた加熱処理方法並びにレジストパターン形成方法について、図12を用いて説明する。

[0198]

図12は、第7の実施形態に係わる加熱処理装置を模式的に示す断面図である

[0199]

加熱処理装置では、筐体701内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板702が設置され、該均熱板702の裏面には、分割されたヒーター703が配置され、前記均熱板702と前記ヒーター703により加熱手段が構成されている。前記各ヒーター703は、図示しない制御ユニットによって、ウエハ面内で均一な設定温度になるように独立に制御されるようになっている。

[0200]

前記均熱板702は、断熱材704を介して、フレーム705で支持されている。加熱処理されるウエハWは、前記均熱板702上にプロキシミティギャップ706によって0.1 mmの間隔を置いて、保持され、所定の時間加熱処理されるようになっている。

# [0201]

前記均熱板702の上方には、アルミニウム製の天板707が設置され、前記均熱板702、前記筐体701及び前記天板707とでチャンバ708が構成されている。

## [0202]

前記チャンバ708内において、前記均熱板702上方には、電極部材750 が前記均熱板702と対向して、設置されている。

## [0203]

本実施形態では、前記電極部材750は、SUSを用いているが、耐酸性で、 且つ導電性であれば、特に金属、半導体のいずれでもよい。また、前記電極部材750は、ウエハと対向する表面に酸化膜、又は窒化膜等の絶縁膜が被覆された ものでもよい。

#### [0204]

また、前記電極部材750は、複数の支持ピン713によって支持され、前記 均熱板702の下方に設置された昇降機構714によって昇降され、前記電極部 材750と前記均熱板702上に載置されるウエハWとの間隔が調整されると共 に加熱処理装置から、容易に着脱できるように構成され、随時クリーニングでき るようになっている。

# [0205]

そして、図示しないが、前記均熱板702と前記電極部材750との間に、電圧が印加され、加熱処理中に前記均熱板702と前記電極部材750との間に、 垂直方向(紙面上で上下方向)の電界を発生するようにしている。

#### [0206]

本実施形態では、上記第5および第6の実施形態とは、逆に、前記均熱板70 2を接地電位に、且つ前記電極部材に750に正電位を印加するようにしている 。しかし、この電位関係は、前記均熱板702に対して前記電極部材750が高 電位になればよい。

[0207]

従って、ウエハから蒸散する蒸散物質、例えば酸は、プラスに帯電しているため、前記電極部材750に印加される高電位により、レジストからの酸の蒸散が抑制される。

[0208]

この第7の実施形態に係わる加熱処理装置では、均熱板と電極部材との間の印加電圧を容易に変更することにより、電界の強度を任意に変更でき、蒸散する酸の抑制を簡単に制御できる。従って、本実施形態の加熱処理装置を用いたPEB処理においては、蒸散する酸の制御が容易に行えるため、レジスト寸法の均一性を容易に制御できる。

(第8の実施形態)

次に、本発明の第8の実施形態に係わる加熱処理装置及びそれを用いた加熱処理方法並びにレジストパターン形成方法について、図13を用いて説明する。

[0209]

図13は、第8の実施形態に係わる加熱処理装置を模式的に示す断面図である

[0210]

加熱装置では、筐体801内に被処理基板、例えば半導体ウエハW(以下、単にウエハと称する)が上面に載置される均熱板802が設置され、前記均熱板802は、断熱材804を介して、フレーム805で支持されている。

[0211]

前記均熱板802の裏面には、該均熱板802を加熱する熱源830が設置され、前記均熱板802と前記熱源830とで加熱手段が構成されている。

[0212]

前記熱源830は、ハロゲンランプ831とライトガイド832とで構成され、前記ライトガイド832は、角柱状のブロックで構成されている。前記ハロゲンランプ831で放射された光は、前記ライトガイド832に入射し、その側面

部で全反射を繰り返しながら進み、前記均熱板802に照射される。

[0213]

前記均熱板 802 は、前記ライトガイド 832 からの光を吸収することで、加熱される。前記ハロゲンランプ 831 は、前記均熱板 802 に埋め込まれた熱電対(図示せず)の温度によって出力制御され、所望の温度(140  $\mathbb C$ )に温調される。

# [0214]

前記均熱板802の上方には、アルミニウム製の天板807が設置され、前記均熱板802、前記筐体801及び前記天板807とでチャンバ808が構成されている。

#### [0215]

前記チャンバ808内において、前記均熱板802上方には、電極部材850 が前記均熱板802と対向して、しかも近接して設置されている。

# [0216]

本実施形態では、上記第7の実施形態と同様に、前記電極部材850は、SU Sを用いているが、耐酸性で、且つ導電性であれば、特に金属、半導体のいずれ でもよく、また、ウエハと対向する表面に酸化膜、又は窒化膜等の絶縁膜が被覆 されていてもよい。

#### [0217]

また、前記電極部材850は、複数の支持ピン813によって支持され、前記均熱板802の下方に設置された昇降機構814によって昇降され、前記電極部材850と前記均熱板802上に載置されるウエハWとの間隔が調整されると共に加熱処理装置から、容易に着脱できるように構成され、随時クリーニングできるようになっている。

#### [0218]

そして、図示しないが、前記均熱板802と前記電極部材850との間に、電圧が印加され、加熱処理中に前記均熱板802と前記電極部材850との間に、 垂直方向(紙面上で上下方向)の電界を発生するようにしている。

# [0219]

本実施形態では、上記第5および第6の実施形態とは、逆に、前記均熱板802を接地電位に、且つ前記電極部材850に正電位を印加するようにしている。 しかし、この電位関係は、前記均熱板802に対して前記電極部材850が高電位になればよい。

[0220]

従って、ウエハから蒸散する蒸散物質、例えば酸は、プラスに帯電しているため、前記電極部材850に印加される高電位により、レジストからの酸の蒸散が抑制される。

[0221]

この第8の実施形態に係わる加熱処理装置では、均熱板と電極部材との間の印加電圧を容易に変更することにより、電界の強度を任意に変更でき、蒸散する酸の抑制を簡単に制御できる。従って、本実施形態の加熱処理装置を用いたPEB処理においては、蒸散する酸の制御が容易に行えるため、レジスト寸法の均一性を容易に制御できる。

[0222]

なお、上記第5万至第8の実施形態において、更に、加熱処理終了後、ウエハ を加熱処理装置から取り出して後に、電極部材に正の電位を加え、吸着した酸を 脱離させることで、電極部材表面のクリーニングを行っても良い。この場合、チャンバ側面部に吸気孔と排気孔を設置し、脱離した酸を排気させながら行うこと が望ましい。

[0223]

また、第5万至第8の実施形態では、加熱処理装置をPEB処理工程に適用した場合を説明したが、レジストパターン形成における他の工程、例えば塗布膜形成後の加熱処理工程にも適用できることは勿論である。

[0224]

また、本発明は、上記実施形態に限定されるものではなく、その要旨を逸脱しない範囲で、種々、変更して実施してもよいことは勿論である。

[0225]

【発明の効果】

上記から明らかな如く、本発明の加熱処理装置及び加熱処理方法では、加熱処理の際、被処理基板は、最適な温度条件でもって加熱処理がおこなえる。また、 被処理基板から蒸散する蒸散物質が被処理基板に再付着するのを抑制できる。

[0226]

従って、本発明の基板処理方法では、本来レジストの持つ露光量やフォーカス 裕度(マージン)のパフォーマンスを十分引き出すことができると共に、被処理 基板面内でのレジスト寸法の均一性を向上させることができ、これにより、その 後の工程を経て作製されるデバイスの信頼性及び製造歩留まりの向上をはかるこ とが可能となる。

[0227]

また、請求項30、36及び45の本発明では、被処理基板からの蒸散物質の 蒸散を容易に抑制できる。

【図面の簡単な説明】

【図1】

図1は、本発明の第1の実施形態に係わる加熱処理装置を模式的に示す断面図 である。

【図2】

図2は、露光用マスクをウエハに転写した際に得られるパターンを示す図である。

【図3】

図3は、図2のパターンにおけるラインパターン領域を拡大して示す拡大図で ある。

【図4】

図4は、ウエハに露光チップを配置した状態を示す図である。

【図5】

図5は、本発明の第1の実施形態に係わる加熱処理装置を用いて加熱処理して 得られたパターン転写結果の良否のウエハ面内分布を示す図である。

【図6】

図6は、本発明の第2の実施形態に係わる加熱処理装置を模式的に示す断面図

である。

【図7】

図7(a)は、気孔率と蒸散物質の再付着の関係示す図で、(b)は吸着板と均熱版との距離(ギャップ)と酸の蒸散距離との関係を示す図である。

【図8】

図8は、本発明の第3の実施形態に係わる加熱処理装置を模式的に示す断面図である。

【図9】

図9は、本発明の第4の実施形態に係わる加熱処理装置を模式的に示す断面図 である。

【図10】

図10は、本発明の第5の実施形態に係わる加熱処理装置を模式的に示す断面 図である。

【図11】

図11は、本発明の第6の実施形態に係わる加熱処理装置を模式的に示す断面 図である。

【図12】

図12は、本発明の第7の実施形態に係わる加熱処理装置を模式的に示す断面図である。

【図13】

図13は、本発明の第8の実施形態に係わる加熱処理装置を模式的に示す断面 図である。

【図14】

図14は、従来の加熱処理装置を模式的に示す断面図である。

【図15】

図15は、従来の加熱処理中の気流方向と露光チップとの位置関係を示す図である。

. 【図16】

図16は、従来の加熱処理装置を用いて加熱処理して得られたパターン転写結

果の良否の面内分布を示す図である。

# 【符号の説明】

- 101、201、301、401、501、601、701、801…筐体
- 102, 202, 302, 402, 502, 602, 702, 802, 1003

#### …均熱板

- 103、303、503、703…ヒーター
- 104、204、304、404、504、604、704、804…断熱材
- 105、205、305、405、505、605、705、805…フレーム
- 106、306、506、706…プロキシティギャップ
- 107、207、307、407、507、607、707、807…天板
- 108, 208, 308, 408, 508, 608, 708, 808, 1000

## …チャンバ

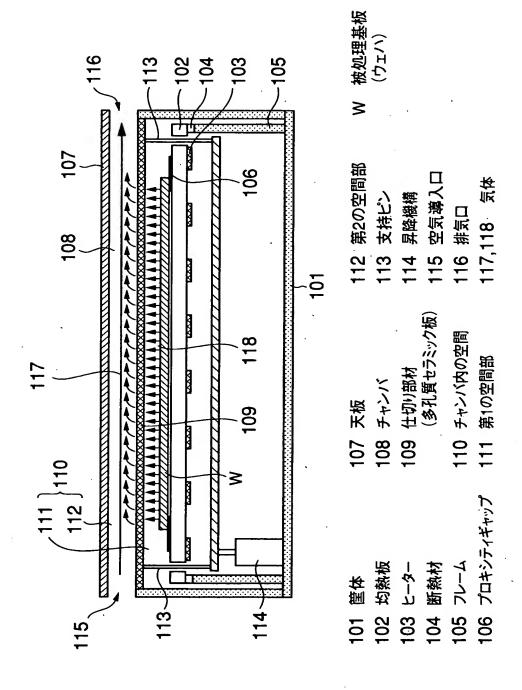
- 109、209…仕切り部材(多孔質シリコン板)
- 110、210…チャンバ内の空間
- 111、211…第1の空間部
- 112、212…第2の空間部
- 113、213、313、413、513、613、713、813…支持ピン
- 114、214、314、414、514、614、714、814…昇降機構
- 115、215、1001…空気導入口
- 116、216、1002…排気口
- 218、1004…気体
- 230、430、630、830…熱源
- 231、431、631、831…ハロゲンランプ
- 232、432、632、832…ライトガイド
- 340、440、…吸着部材(単結晶シリコン板)
- 550、650、750、850…電極部材
- 120…露光領域
- 121…ラインパターン領域
- 122…フラット露光領域

# 特2000-394354

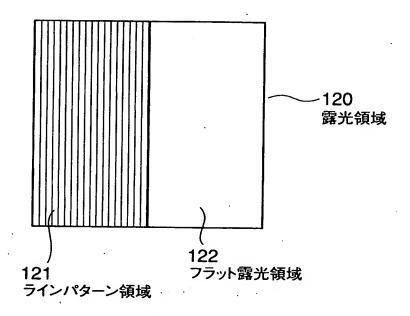
W…被処理基板(半導体ウエハ)

【書類名】 図面

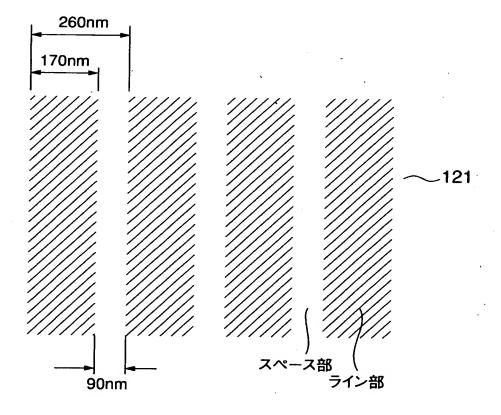
【図1】



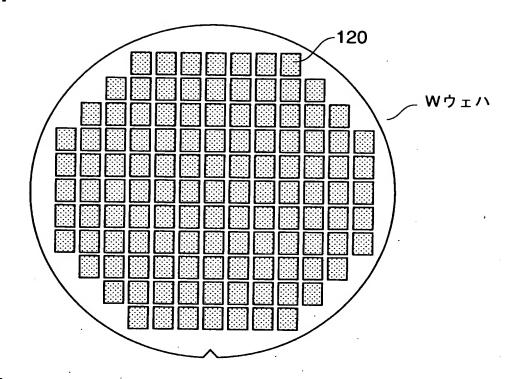
【図2】



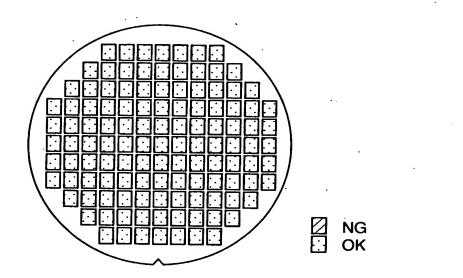
# 【図3】



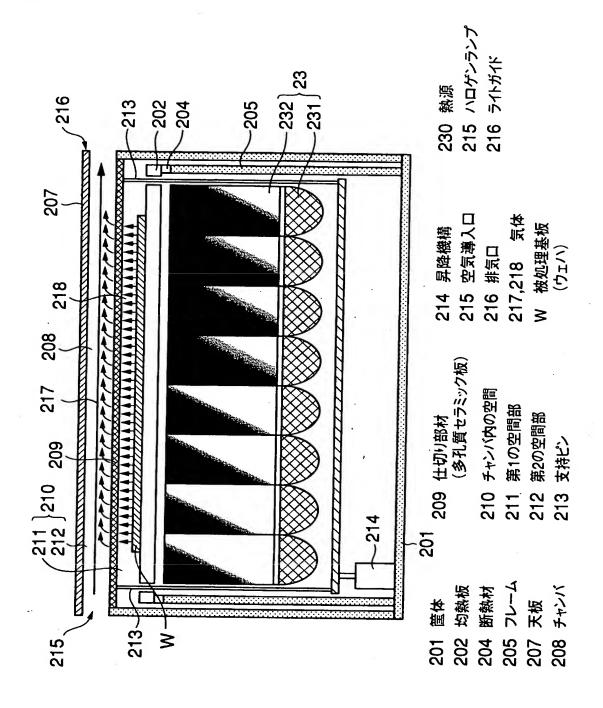
【図4】



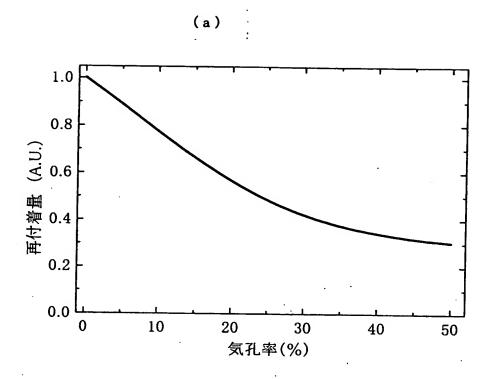
【図5】

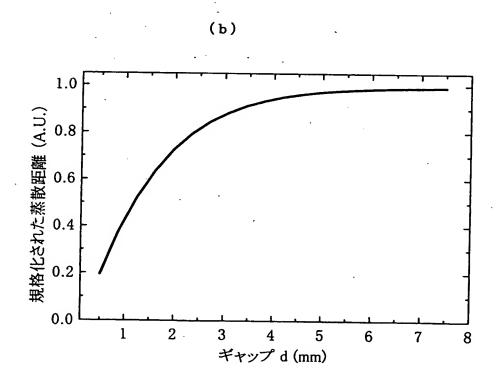


【図6】

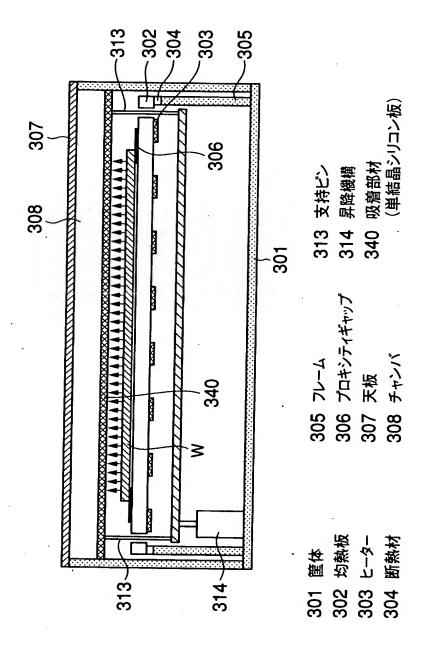


【図7】

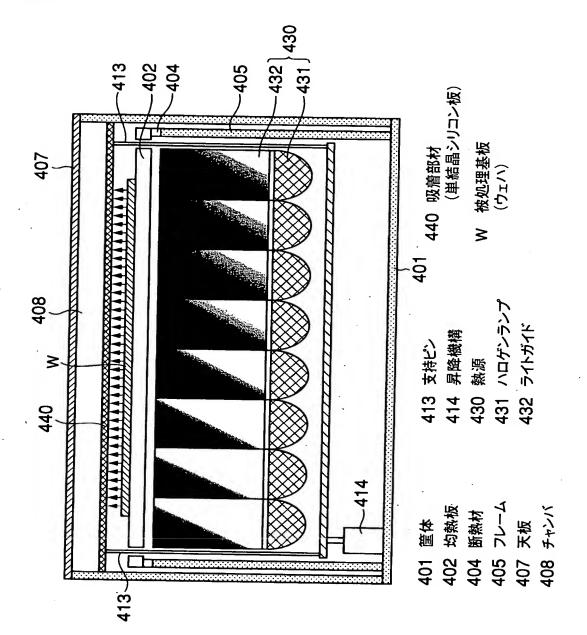




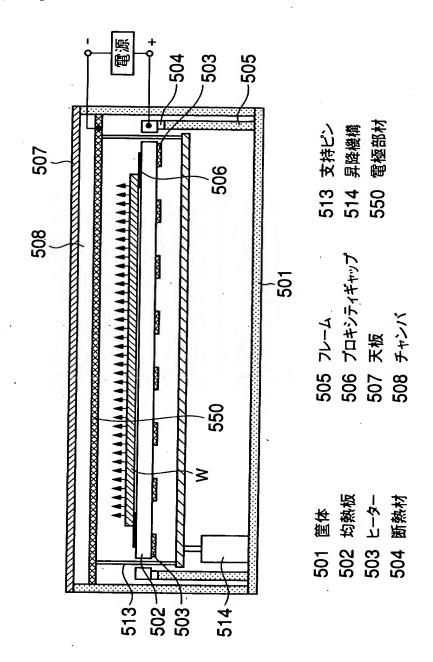
【図8】



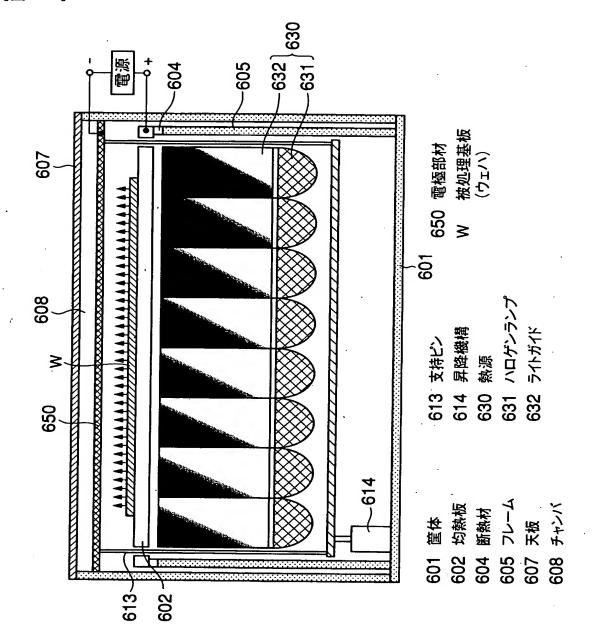
# 【図9】



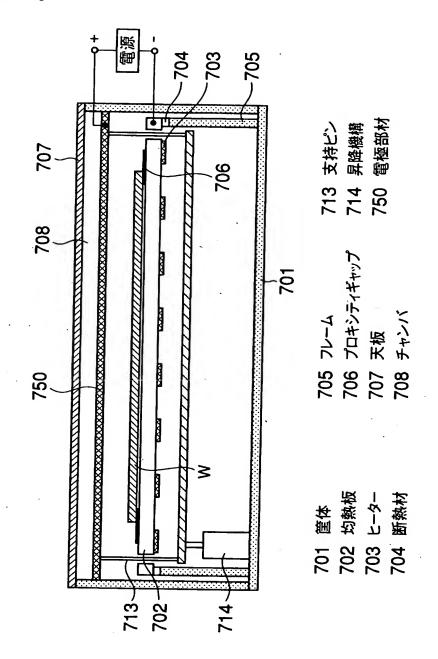
【図10】



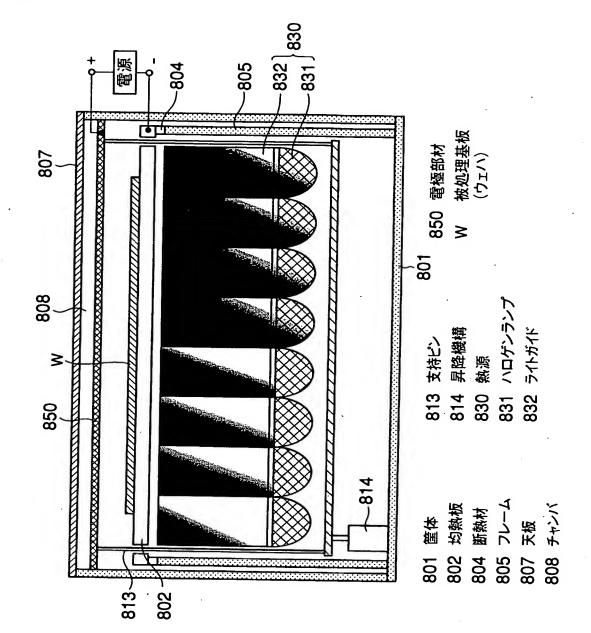
【図11】



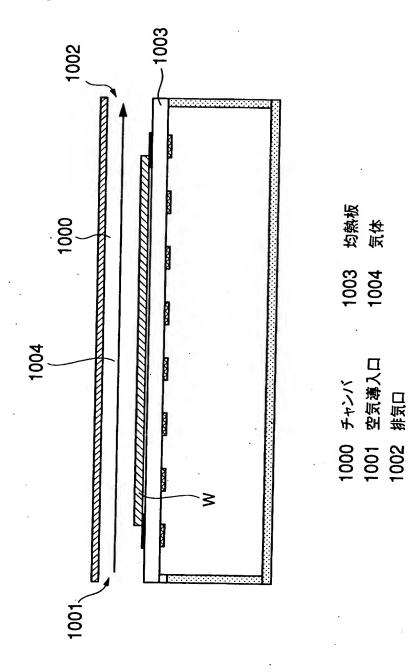
【図12】



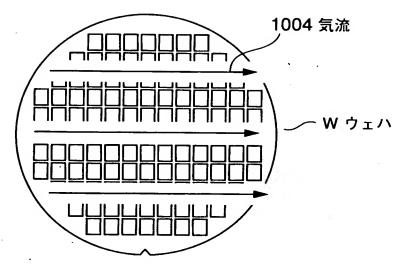
【図13】



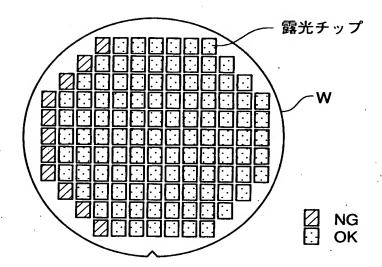
【図14】



【図15】



【図16】



【書類名】 要約書

【要約】

【課題】 最適な温度条件を変えることなく、加熱処理時において被処理基板から蒸散した蒸散物質の再付着を防止する。

【解決手段】 上面に載置される被処理基板を加熱する加熱手段102, と、前記加熱手段102の上方に、該加熱手段102を覆うように設置されたチャンバ108と、前記チャンバ108内の空間110を、前記加熱手段102が含まれる第1の空間部111と前記加熱手段102が含まれない第2の空間部112とに、上下に分離するように前記加熱手段102と対向して設置され、且つ多数の孔を有する仕切り部材109と、前記第2の空間部112の側面部に設けられた気体の導入部115と、前記第2の空間部112内に前記仕切り部材に沿って気体117流す手段115、116とを具備する。

【選択図】 図1

# 認定・付加情報

特許出願の番号

特願2000-394354

受付番号

50001677108

書類名

特許願

担当官

第一担当上席 0090

作成日

平成12年12月27日

<認定情報・付加情報>

【提出日】

平成12年12月26日

# 出願人履歴情報

識別番号

[000003078]

1. 変更年月日

1990年 8月22日

[変更理由]

新規登録

住 所

神奈川県川崎市幸区堀川町72番地

氏 名

株式会社東芝

2. 変更年月日

2001年 7月 2日

[変更理由]

住所変更

住 所

東京都港区芝浦一丁目1番1号

氏 名

株式会社東芝